

LSIとシステムワークショップ 2024 ポスターセッションプログラム

発表日：5/9(木)、時間帯：13:00~14:30

ポスター番号	発表番号	発表題目	氏名	所属機関
S1	学生1	強化学習と遺伝的アルゴリズムを用いた新規トポロジー生成	山本 和弥	京都工芸繊維大学
S2	学生2	物理乱数を用いたDenoising AutoencoderによるAdversarial Examples 攻撃への防御性能に関する研究	檜木 悠生	立命館大学
S3	学生3	Saliency-aware Fully-Analog Computing In-Memory型低消費電力AIアクセラレータ	安藤 慎平	慶應義塾大学
S4	学生4	深宇宙探査機搭載ワンチップトランスポンダの実現に向けたX帯CMOS送信機フロントエンドの設計	濱崎 拓	東京大学
S5	学生5	生体埋植イメージングのための固定パターンノイズ低減4配線駆動イメージセンサ	山片 翼	奈良先端科学技術大学院大学
S6	学生6	CMOSイメージセンサに用いる低消費電力・小面積な読み出し回路	岡田 虹輝	立命館大学
S7	学生7	A 150GHz 40nm-CMOS Active Phase Shifter with Miniaturized Layout	Yan Zhen	Hiroshima Univ.
S8	学生8	バイナリ特徴量分解を用いた勾配ブースティング決定木学習の高速化	山倉 司	東京工業大学
S9	学生9	Bit-parallel型Computing In-Memory processorのための電流時間積分型ドライバ	宮城 賢美	慶應義塾大学
S10	学生10	Rail-to-Rail AB級オペアンプの性能改善検討	竹内 翔吾	電気通信大学
S11	学生11	リカーシブ・スタッキング・ボディ・バイアス技術を用いた極低電圧CMOS論理回路	鷲見 真太郎	大阪大学
S12	学生12	A study of resource allocation strategy in multi-access edge computing environment	李 慧霖	東京大学
S13	学生13	A Sub-THz Full-Duplex Phased-Array Transceiver with Self-Interference Cancellation and LO Feedthrough Suppression	Shehata Abanob	東京工業大学大学院電気電子系 岡田研究室
S14	学生14	量子化ニューラルネットワークを実装したFPGAによる手書き文字認識	木伏 純也	電気通信大学
S15	学生15	低電圧電源バッテリー充電器のスイッチング・レギュレータ設計	齋藤 航	静岡大学大学院
S16	学生16	電圧振幅拡大型コルピッツ・オシレータを用いた昇圧回路の設計と動作実証	稲葉 泰誠	静岡大学
S17	学生17	人間の脳幹脊髄投射系を模倣した2足歩行ロボット制御用アナログ電子回路モデルの開発	後藤 達巳	日本大学
S18	学生18	Systematic analysis on four channel time-interleaved digital-to-analog converter	Chen yunjie	東京大学大学院工学系研究科
S19	学生19	ニューラルネットワークのための並列性可変型推論アーキテクチャの検討	堀 篤史	北海道大学
S20	学生20	LED照明と照度センサを用いた可視光通信に関する研究	久岡 辰次郎	広島工業大学
S21	学生21	0.18μm-CMOSプロセスを用いた無線センサネットワーク用逐次比較型AD変換器の低電源電圧化	岡村 喬	広島工業大学
S22	学生22	効率的なFPGAベースアクセラレータ実装のための軽量ベジアンニューラルネットワーク	呉 雨静	早稲田大学
S23	学生23	半導体チップの熱流体シミュレーションとマルチチップ実装形態の解析	横田 脩平	神戸大学
S24	学生24	土中水分量・イオン濃度計測に向けたインピーダンス計測回路の設計と改善	蔵本 隆久	静岡大学大学院
S25	学生25	土中水分量・イオン濃度計測に向けたインピーダンス計測回路における電源回路部の集積化	横山 紘矢	静岡大学大学院
S26	学生26	ウェアラブル脳波計実現に向けたランダムアンダーサンプリング型圧縮センシングウェアラブル脳波計システムにおける低消費電力LNAの実測及びその解析	三井 健司	大阪大学
S27	学生27	間欠的コンピューティングの実現に向けたMTJベース省エネルギー・コンパクト不揮発レジスタの構成	吉田 知生	東北大学
S28	学生28	FPGAを用いたデルタ変調型AD変換回路の設計と試作	堀江 航矢	東京電機大学大学院
S29	学生56	60 mV以下の極低電圧で動作する微小温度差発電のためのフルオンチップ電源回路	瀬部 光	大阪大学
S30	学生57	A 7GHz Digital PLL with Cascaded Fractional Divider and Pseudo-Differential DTC Achieving -62.1dBc Fractional Spur and 143.7fs Integrated Jitter	Xiong Yuang	Tokyo Institute of Technology
S31	一般1	エッジAIデジタルツインにおける階層AI処理の原単位と処理負荷	宮田 博司	株式会社テクノアクセルネットワークス
S32	一般2	Fully Integrated Bond Wire Lift-off Sensor Circuits for Reliable Power Electronic Systems	Liang Yaogan	東京大学
S33	一般3	偏光イメージセンサを用いた高周波電界イメージングシステムにおける画質改善のための画像処理法	笹川 清隆	奈良先端科学技術大学院大学
S34	一般4	フリップトゲートトランジスタを用いた高精度・低電力バイアスレスコンパレータ	浅野 大樹	ルネサスエレクトロニクス株式会社 豊洲製品開発部
S35	一般5	MEMSセンサ・アナログフロントエンド回路の協調最適設計	秋田 一平	産業技術総合研究所

発表日：5/10(金)、時間帯：13:00~14:30

ポスター番号	発表番号	発表題目	氏名	所属機関
S1	学生29	RF非接触給電受電DC-DCコンバータへのZVS導入と多入力化の検討	山崎 大河	信州大学
S2	学生30	10MHz帯動作鉄系メタルコングリット磁心絶縁プレーナトランス及び12V-1.5W出力LLC共振絶縁コンバータ	川崎 淳	信州大学
S3	学生31	高インピーダンス発電素子用AC-DC Switched Capacitor降圧コンバータの設計	宮崎 直人	静岡大学
S4	学生32	PLLの相互干渉現象によるジッタ検出およびジッタ低減の自動制御について	大槻 祥太郎	大阪工業大学
S5	学生33	昆虫型マイクロロボットに搭載する光刺激で歩容を切り替えるニューロモルフィックチップの開発	村本 大和	日本大学
S6	学生34	筋肉による駆動を模倣したラット型ロボットを制御するニューロモルフィック集積回路の開発	安田 祐希	日本大学
S7	学生35	A 300GHz-Band 4-Element Amplifier-Last Phased-Array Transmitter in 65nm CMOS	Wang Chun	東京工業大学
S8	学生36	RISC-Vを用いたエッジAIハードウェアシステムに関する研究	小黑 柊	電気通信大学
S9	学生37	微弱なコイル間磁界結合を利用して高効率無線給電と省電力無線通信を両立する磁界式バックスキップ通信回路	福ヶ迫 遼太	京都大学
S10	学生38	制約条件を考慮したセマンティックコミュニケーションシステムの構築	張 啓建	京都工芸繊維大学
S11	学生39	3次元IC横断TSVの電気的パラメータの評価	杉尾 茜	熊本大学
S12	学生40	敵対的生成ネットワークを用いたトランジスタレベルのオペアンプ回路トポロジーの自動合成	荒谷 健太	京都工芸繊維大学
S13	学生41	Development of Low-Power and Real-Time Visual to Auditory Sensory Substitution Devices	Huang Beiyutong	東北大学
S14	学生42	An Integer-Only Resource-Minimized RNN on FPGA for Low-Frequency Sensors in Edge-AI	Bartels Jim	東京工業大学
S15	学生43	Galvanic Vestibular Stimulationを用いた視覚障がい者向け移動補助デバイスの開発 - GVS回路の設計と評価 -	長谷川 稜	東北大学
S16	学生44	口腔内PPGセンサを用いたコンピュータインターフェイスの開発	片浦 碧	東北大学
S17	学生45	演算増幅器による電流DACの低電圧化、高精度化	赤星 駿介	京都工芸繊維大学
S18	学生46	ダイナミック比較器とLookup Tableを用いた乗算不要な機械学習向けインメモリアクセラレータ	田形 寛斗	京都大学
S19	学生47	65nm CMOSにおける低損失220GHz-325GHzマーチャントパラ	田 安宜	東京工業大学
S20	学生48	自己バイアス型のコンパレータを用いた負荷変動に頑強なオンチップSC/DCコンバータ	菊田 康次	京都大学
S21	学生49	CMOS 65nmにおけるトランジスタレイアウトの最適化による225~264GHz広帯域増幅器	Yong Olivia	東京工業大学
S22	学生50	マルチレベル分類によるアナログ集積回路の自動合成	森口 悠斗	京都工芸繊維大学
S23	学生51	制御フロー分離によるCGRAコントローラの設計探索	伊藤 向子	東京大学大学院情報理工学系研究科
S24	学生52	入力放射線粒子ごとにSRAM複数ビットソフトエラーを正確に観測するシステムの開発	五味 唯美	京都大学
S25	学生53	広帯域・高線形なD帯ソース駆動型ダブルバランスアップコンバージョンミキサ	岩瀬 史也	東京理科大学
S26	学生54	マイクロストリップ線路を用いた2.5 - 5.0 GHz 2マスタースレーブ型Dフリップフロップインダクタレス4分周器	畑田 修治郎	東京理科大学
S27	学生55	チップレット技術に向けた高速I/Oセル用ESD保護セルの検討	谷澤 陸	信州大学
S28	学生58	A 24-71-GHz Dual-Mode Mixer with Harmonic-Selection Technique for Multi-Band 5G NR	Xu Dongfan	Tokyo Institute of Technology
S29	一般8	シリコンインターポザを用いた極低温量子チップ実装技術の開発	田口 美里	神戸大学
S30	一般9	リザバ計算の社会イノベーション応用と物理実装	永田 真斗	(株) 日立製作所
S31	一般10	3次元横断型サイクリック信号処理AIチップの試作・検証	清山 浩司	長崎総合科学大学
S32	一般12	僅かな温度差で動作するバッテリーレス無線脳波計 - ランダムアンダーサンプリングと圧縮センシングの数理を活用したLSIからシステムまで -	兼本 大輔	大阪大学
S33	一般13	深層学習を前提とした電荷領域時間圧縮LIDARイメージセンサの開発	香川 景一郎	静岡大学
S34	一般14	超伝導量子ビットのための低コスト制御回路アーキテクチャ	松尾 亮祐	大阪大学
S35	一般15	Open PDK方式を武器にレガシーファブ複数社による輪番制シャトルサービスの実現を目指す	森山 誠二郎	株式会社アナジックス