

LSIとシステムのワークショップ2022 ポスターセッション プログラム

発表日	会場ディスプレイ	発表番号	登録番号	発表題目	氏名	所属機関名		
5月9日	13:00 ~ 13:30	D4	学生01	1010	マイクロ波無線電力伝送レクテナの入力パワー最小化設計	橋本 拓磨	静岡大学	
		D5	学生02	1011	24V-to-1V Dual-Inductor Hybrid Dickson コンバータにおける補助スイッチを用いた負荷応答性能の向上の検討	西島 和哉	信州大学	
		D6	学生03	1013	屋内RF非接触給電受電回路内DC-DCコンバータ用スタートアップ回路の検討	市川 響平	信州大学	
		D7	学生04	1017	NANDフラッシュ用ブースト・コンバータの最速昇圧方式の提案	金山 湧司	静岡大学	
		D8	学生05	1020	CMOSラッチ型チャージポンプの出力抵抗モデル	小坪 稜麻	静岡大学	
		D9	学生06	1021	熱電素子・バッテリーのハイブリッド電源用DC/DCコンバータの設計	田辺 駿介	静岡大	
		D10	学生07	1022	多点刺激に向けた人工視覚用CMOSチップ制御回路の設計	中西 優輝	奈良先端科学技術大学院大学	
	13:30 ~ 14:00	D1	学生08	1007	伝送線路によるステージ間整合を応用したSiGe 130nmプロセスによる150GHz発振器の設計	加納 創太	東京大学	
		D2	学生09	1015	A Ka-Band 16-Element Deployable Active Phased Array Transmitter for Satellite Communication	You Dongwon	東京工業大学	
		D3	学生10	1018	無線給電型5G向けリレー送受信機	井出 倫暁	東京工業大学	
		D4	学生11	1032	ミリ波帯CMOS集積回路のための高い特性インピーダンスをもつ伝送線路	浅野 祐太	広島大学	
		D5	学生12	1040	集積回路レイアウトの分割による電磁界解析のディエンベッドによる精度向上	田岡 楽登	広島大学	
		D6	学生13	1003	A 3.4mW/element Radiation-Hardened Ka-Band CMOS Phased-Array Receiver Utilizing Magnetic-Tuning Phase Shifter for Small Satellite Constellation	Fu xi	東京工業大学	
		D7	学生14	1030	環境温度が変動時でも常に出力電力を最大にする熱電発電用チャージポンプ回路システムの設計	濃野 公一	静岡大学	
		D8	学生15	1037	高速非同期逐次比較型AD変換器におけるサイドチャネル漏洩特性の評価	高橋 亮蔵	神戸大学	
		D9	学生16	1044	振動エネルギーハーベスティングに向けたバイアスフリップ整流回路の設計	谷上 輝来	大阪大学大学院工学研究科	
		D10	学生17	1045	サブスレッショルド領域動作MOSFETを利用した極低消費電力温度センサ回路	糸田川 佳克	大阪大学大学院工学研究科	
	14:00 ~ 14:30	D1	学生18	1043	マルチラベル分類を用いたアナログ回路トポロジーの自動合成手法の提案	酒向 諒	群馬大学	
		D2	学生19	1053	二重共振回路を用いたF級および逆F級発振器の設計法	池田 和暁	広島大学	
		D3	学生20	1031	NANDフラッシュの読み出し動作に伴うビット線の電力を60%削減する回路設計	牧野 耀	静岡大学	
		D4	学生21	1008	10~20MHz動作12V-1.5W出力鉄系金属材料コンポジット磁心材料を用いた絶縁コンバータ用絶縁トランスの検討	川崎 淳	信州大学	
		D5	学生22	1034	ロボットシステムへの実装に向けた受容細胞モデルの集積化に対する検討	大隈 井輔	日本大学	
		D6	学生23	1046	低電圧CMOS発振回路のデジタル制御技術の検討	水田 拓海	大阪大学大学院工学研究科	
		D7	学生24	1009	アンロード・ループアーキテクチャ実装のMidori128に対する深層学習電力解析攻撃の評価	竹本 修	名城大学大学院	
	5月10日	12:40 ~ 13:10	D1	学生25	1006	BNNを用いた画像認識のハードウェア実装に関する研究	三村 巧	電気通信大学
			D2	学生26	1016	A Blocker-Tolerant Power-Efficient Multi-band CMOS Phased-Array Receiver with Harmonic-Selection Technique for 5G NR	Zhang Yi	東京工業大学
			D3	学生27	1041	超低遅延画像認識に向けたデジタルIn-Imager二次元畳み込みニューラルネットワークアクセラレータ	王 叡智	東京大学
			D4	学生28	1014	Gem5を用いたメモリ暗号化認証スキームELMのシステムレベル性能評価	羽田 大倫	東北大学電気通信研究所
			D5	学生29	1005	低電力組込みプロセッサの電力解析攻撃耐性に関する検討	楊 明宇	東京工業大学
			D7	学生30	1025	アクセラレータ制御命令を組み込んだRISC-Vベース省エネルギー不揮発CPUの構成	坂本 佳介	東北大学 大学院工学研究科
D8			学生31	1026	ピンニングパラメータの自律制御機構を搭載した全スピン並列更新アニーリングマシン	小此木 大輝	東京工業大学	
D9			学生32	1027	イジング計算機の解探索を効率化させる整数エンコーディング手法の提案と評価	神保 聡	東京工業大学	
D10			学生33	1028	乱数重みを用いた高効率なニューラルネットワーク推論アクセラレータとその更なる可能性	大越 康之	東京工業大学	
5月10日			13:10 ~ 13:40	D1	学生34	1024	地すべり予測のための地中水分センサネットワークの構築	藤本 耕太
	D2	学生35		1033	LOFIC型CMOSイメージセンサのための低ノイズ画素リセット回路	立田 一葵	立命館大学	
	D3	学生36		1049	特徴量抽出可能なCMOSイメージセンサを用いた高精度認識のための画素構成に関する検討	隠岐 温人	立命館大学	
	D4	学生37		1012	人工眼用固視微動回路の開発	梁 耀滄	東北大学	
	D5	学生38		1035	遠隔触診に向けた圧子物理に基づく圧力アレイセンシング	野津 綾人	北海道大学大学院	
	D6	学生39		1036	フリップチップ実装ICにおける裏面ESD印加による電圧変動の評価	弘原海 拓也	神戸大学	
	D7	学生40		1039	3次元生体イメージングのための垂直多層60 GHz LC発振器構成を有する22 nm CMOSラベルフリー3x3x2 3次元周波数シフト型バイオセンサアレイ	伊藤 榛一	名古屋大学	
	D8	学生41		1042	物体検出機能を有する人工網膜チップに向けた物体分類機能の開発	中村 皓平	東北大学	
	D9	学生42		1052	RFエネルギーハーベスティングとLoRaを使用した低電力ビートセンサー	Tran Tuan Anh	電気通信大学	
	D10	学生43		1029	渦巻スキャンによる手書き文字認識の計算打ち切りの高速化	服部 真也	立命館大学	
5月9日	13:00 ~ 13:30	D1	一般01	1004	VLSI自動テスト装置への応用に向けた高精度ピン間スキュー検出回路の設計と評価	大塚 日嵩	東京大学	
		D2	一般02	1019	3Dディスプレイ向け極小水中発光デバイスへの無線給電・制御技術	白井 僚	京都大学	
		D3	一般03	1051	オープンなPDK・ツールを用いたオープンな集積回路設計環境	久保木 猛	ICD若手研担当	